

星期 節次	星期一	星期二	星期三	星期四	星期五	星期六
第一節 8:00~8:50						FPGA/CPLD 應用與實習 四職電二甲
第二節 9:00~9:50						FPGA/CPLD 應用與實習 四職電二甲
第三節 10:00~10:50						
第四節 11:00~11:50						
第五節 1:00~1:50	虛擬儀控軟體應用 電四甲/乙合班	數位控制 (全英授課) 碩電一				
第六節 2:00~2:50	虛擬儀控軟體應用 電四甲/乙合班	數位控制 (全英授課) 碩電一				
第七節 3:00~3:50		數位控制 (全英授課) 碩電一	專題製作(三)			
第八節 4:00~4:50			專題製作(三)			
第九節 6:40~7:25			專題製作(三)			
第十節 7:30~8:15						
第十一節 8:25~9:10						