

星期 節次	星期一	星期二	星期三	星期四	星期五
第一節 8:00~8:50					
第二節 9:00~9:50		機率與統計 電二甲/乙合班	數位訊號處理實習 電四甲/乙合班		
第三節 10:00~10:50		機率與統計 電二甲/乙合班	數位訊號處理實習 電四甲/乙合班		
第四節 11:00~11:50		機率與統計 電二甲/乙合班	數位訊號處理實習 電四甲/乙合班		
第五節 1:00~1:50					
第六節 2:00~2:50					
第七節 3:00~3:50			FPGA/CPLD 應用 電二甲/乙合班		
第八節 4:00~4:50			FPGA/CPLD 應用 電二甲/乙合班		
第九節 6:40~7:25			FPGA/CPLD 應用 電二甲/乙合班		
第十節 7:30~8:15					
第十一節 8:25~9:10					