

108 學年第一學期

教師：陳瓊安

修改日:108/07/03

星期 節次	星期一	星期二	星期三	星期四	星期五	星期六
第一節 8:00~8:50						
第二節 9:00~9:50						
第三節 10:00~10:50						
第四節 11:00~11:50						
第五節 1:00~1:50						
第六節 2:00~2:50						
第七節 3:00~3:50			專題製作(三)			FPGA/CPLD 應用與實習 四職電三乙
第八節 4:00~4:50			專題製作(三)		數位邏輯設計 四職電二	FPGA/CPLD 應用與實習 四職電三乙
第九節 6:40~7:25			專題製作(三)		數位邏輯設計 四職電二	
第十節 7:30~8:15					數位邏輯設計 四職電二	
第十一節 8:25~9:10						