

星期 節次	星期一	星期二	星期三	星期四	星期五
第一節 8:00~8:50					
第二節 9:00~9:50			晶片設計導論(合班-選修) (全英授課) 陳瓊安(電 317)		數位電路設計(全英授課) 陳瓊安(電 317)
第三節 10:00~10:50			晶片設計導論(合班-選修) (全英授課) 陳瓊安(電 317)		數位電路設計(全英授課) 陳瓊安(電 317)
第四節 11:00~11:50			晶片設計導論(合班-選修) (全英授課) 陳瓊安(電 317)		數位電路設計(全英授課) 陳瓊安(電 317)
第五節 1:00~1:50			書報討論 智控組:陳瓊安 電 330		
第六節 2:00~2:50					
第七節 3:00~3:50			專題製作		
第八節 4:00~4:50		全校共同活動時間	專題製作		
第 C 節 5:00~5:50		電機工程專業能力證課程 陳瓊安(電 116)	專題製作		
第九節 6:40~7:25					
第十節 7:30~8:15					
第十一節 8:25~9:10					