

星期 節次	星期一	星期二	星期三	星期四	星期五
第一節 8:00~8:50					通信原理與實習(合班-選修) 王柏仁 (電二甲乙)(電 130)
第二節 9:00~9:50					通信原理與實習(合班-選修) 王柏仁 (電二甲乙)(電 130)
第三節 10:00~10:50					通信原理與實習(合班-選修) 王柏仁 (電二甲乙)(電 130)
第四節 11:00~11:50					通信原理與實習(合班-選修) 王柏仁 (電二甲乙)(電 130)
第五節 1:00~1:50		FPGA/CPLD 實務(合班-選修) 王柏仁 (電一甲乙)(電 317)		模擬軟體應用(合班-選修) 王柏仁 (電一甲乙)(電 324)	
第六節 2:00~2:50		FPGA/CPLD 實務(合班-選修) 王柏仁 (電一甲乙)(電 317)		模擬軟體應用(合班-選修) 王柏仁 (電一甲乙)(電 324)	
第七節 3:00~3:50		FPGA/CPLD 實務(合班-選修) 王柏仁 (電一甲乙)(電 317)	專題製作	模擬軟體應用(合班-選修) 王柏仁 (電一甲乙)(電 324)	
第八節 4:00~4:50			專題製作		
第 C 節 5:00~5:50			專題製作		
第九節 6:40~7:25	FPGA/CPLD 實習 (重修) 王柏仁(電 324)				FPGA/CPLD 實務 王柏仁 (職電四)(電 317)
第十節 7:30~8:15	FPGA/CPLD 實習 (重修) 王柏仁(電 324)				FPGA/CPLD 實務 王柏仁 (職電四)(電 317)
第十一節 8:25~9:10	FPGA/CPLD 實習 (重修) 王柏仁(電 324)				FPGA/CPLD 實務 王柏仁 (職電四)(電 317)