109 學年 下學期 陳瓊安教師 上課時間表

	星期一	星期二	星期三	星期四	星期五
第一節					
08:00~08:50					
第二節			FPGA/CPLD 實務-電 317,-		
09:00~09:50			電機工程系1甲		
第三節			FPGA/CPLD 實務-電 317,-	電子學(二)-電 116	
10:00~10:50			電機工程系1甲	電機工程系2乙	
第四節	電子學(二)-電 116		FPGA/CPLD 實務-電 317,-	電子學(二)-電 116	
11:00~11:50	電機工程系2乙		電機工程系1甲	電機工程系2乙	
				智控組書報討論(四)-	
				電 330	
第五節				電機工程系碩士班2甲	
13:00~13:50				智控組書報討論(二)-	
				電 330	
				電機工程系碩士班1甲	
				智控組書報討論(四)-	
				電 330	
第六節				電機工程系碩士班2甲	
14:00~14:50				智控組書報討論(二)-	
				電 330	
				電機工程系碩士班1甲	
第七節				科技英文寫作-電 330	
15:00~15:50				電機工程系碩士班1甲	
第八節				科技英文寫作-電 330	
16:00~16:50				電機工程系碩士班1甲	
第C節				科技英文寫作-電 330	
17:00~17:50				電機工程系碩士班1甲	