

星期 節次	星期一	星期二	星期三	星期四	星期五
第一節 8:00~8:50					
第二節 9:00~9:50					
第三節 10:00~10:50					數位邏輯設計 一年級合班(選修) 陳瓊安(電 317)
第四節 11:00~11:50		數位邏輯設計 一年級合班(選修) 陳瓊安(電 317)	IC 設計及製程概論 二年級合班(選修) 陳瓊安(電 317)		數位邏輯設計 一年級合班(選修) 陳瓊安(電 317)
第五節 1:00~1:50	書報討論 Seminar 陳瓊安(Room 330)				IC 設計及製程概論 二年級合班(選修) 陳瓊安(電 317)
第六節 2:00~2:50	書報討論 Seminar 陳瓊安(Room 330)				IC 設計及製程概論 二年級合班(選修) 陳瓊安(電 317)
第七節 3:00~3:50			專題製作		
第八節 4:00~4:50			專題製作		
第 C 節 5:00~5:50			專題製作		